リアクトルのエアギャップ部における磁束フリンジング現象の解析

木島剛

(JFEスチール) Analysis on the Magnetic Flux Fringing Phenomenon at Air Gap Portion of a Reactor Gou Kijima, Misao Namikawa (JFE Steel)

<u>1. はじめに</u>

リアクトルでは磁気飽和抑制を目的として、鉄心の脚部にエアギャップが挿入される。エアギャップでは磁気抵抗を減らすべく、磁束の通過する断面積を鉄心の断面積よりも大きくしようとして磁束が膨らむ。この現象は磁束のフリンジング(fringing)と呼ばれ、幾何学的な仮定からフリンジング幅はエアギャップ長の半分であると見積もられる場合が多い。一方で、エアギャップ付近では磁束の集中に起因した漏洩磁束が発生するため、測定した磁束をフリンジング磁束と漏洩磁束に区別することは原理的に難しい。そのため磁束のフリンジング幅はリアクトルの損失やインダクタンスなどの性能に大きな影響を及ぼすにも関わらず、これまで定量的に評価されてはこず、どのような因子に影響されているのかも明確にされてこなかった。

そこで本研究は2D-電磁気FEMシミュレーションを実施すると同時に電磁気学的な議論を行い、磁束のフリンジングの大きさが何に影響されているかを解析した。

<u>2. 計算方法</u>

本研究では磁束のフリンジングの大きさを、鉄心端部を通過する磁束のフラックスラインが最も鉄心と離れた 時の距離として定義する(図1)。

図2に示すモデルを用いて、2D-電磁気FEMシミュレーションを実施した。その際、エアギャップ部の長さを 1.0mmから3.0mmまで変化させて、磁束のフリンジングの大きさを評価した。また、コイル(銅)は脚部周りに 35turns巻かれているものとし、そこに直流150Aの電流が流れているとした。鉄心素材の特性は6.5%珪素鋼の ものを用いた。

3. 結果と考察

図3に計算によって求めたフリンジング幅とエアギャップ長の関係を示す。これを見ると、エアギャップ長が大きくなるほど、フリンジング幅も大きくなることがわかる。だが、フリンジング幅の大きさは、幾何学的な仮定に基づく見積もり(=エアギャップ長の半分)よりは明らかに小さい。そこでMaxwellの方程式を基に、エアギャップ中の磁束の流れを対象として解析的にフリンジング幅を導出したところ、以下の式(1)を得た(導出方法の詳細は発表にて報告)。この式は、FEM計算によって得られた結果と良い一致を示した(図3)。また式(1)よると、フリンジング幅はエアギャップ長のみならず、リアクトル脚部の幅にも影響されることがわかった。

$$L_f = \sqrt{rac{\pi}{4A}} L_a^{-rac{1}{2}} L_g^{rac{3}{2}}$$
 ····(1) L_f : 磁束フリンジング幅 L_a :リアクトル脚部の幅 Lg :エアギャップ長
Aは定数



Fig.2 Simulation model of a reactor.

MW級 DC-DC コンバータ用高周波アモルファス トランスの巻線構成に関する考察

田中秀明,中村健二、一ノ倉理 (東北大学)

Consideration of Winding Arrangement of High-frequency Amorphous Transformers for MW-class DC-DC Converters

H. Tanaka, K. Nakamura, O. Ichinokura

(Tohoku University)

はじめに

近年,国内外で大容量洋上風力発電の導入が進んで いる。Fig.1は、永久磁石同期発電機(PMSG)を用い たシステムの一例であり、PMSG から得られた出力を 一端整流し、整流後に DC/AC 部で高周波の方形波電 圧を生成し、これをトランスによって昇圧後、再び整 流して,高圧直流送電(HVDC)を行う。本システム では、高周波化によるトランスの小型化に加え、送電 距離が長い洋上風力発電において, HVDC による送電 損失の低減が期待される。前稿では、この高周波トラ ンスにアモルファス金属を用いることを提案し、トラ ンスの小型化・高効率化が可能であることを示した⁽¹⁾。

本稿では、高周波化に伴う近接効果を抑制する巻線 配置に関して,解析および実験により検討を行った。

近接効果を抑制可能な巻線構成に関する考察

ランスの形状・寸法と巻線配置を示す。同図(a)は通常 amorphous transformer. 配置であり、1次巻線と2次巻線が左右の脚に別々に 施されている。一方,同図(b)は1次巻線と2次巻線が 1層毎交互に配置されている。Fig.3に、アモルファス トランスの外観を示す。同図に示すように、巻線は平 角銅線を用いている。

Fig. 4(a)に,有限要素法で求めた巻線抵抗の周波数依 存性を示す。同図(b)は実測値である。これらの図を見 ると、1次巻線と2次巻線を1層毎交互に配置するこ とで, 高周波化に伴う巻線抵抗の増加を抑制できるこ とが了解される。これは1次巻線と2次巻線を交互に 並べることで, 各々の巻線からの漏れ磁束が打ち消さ れ、近接効果が抑制されたためである。なお、通常配 置における計算値と実験値の誤差は、解析モデルの規 模の制限から2次元解析となり、その結果、電流密度 の3次元分布を考慮できなかったためであると推察さ える。

参考文献

















RNA に基づく重ね巻型3相一体可変インダクタの鉄損算定

中村健二,山田雄太,大日向 敬*,有松健司*, 小島武彦**,山田 真**,松本亮平**,瀧口雅也**,一ノ倉 理 (東北大学,*東北電力,**富士電機)

Iron Loss Calculation for Concentric-Winding type Three-Phase Variable Inductor based on Reluctance Network Analysis

K. Nakamura, Y. Yamada, T. Ohinata*, K. Arimatsu*,

T. Kojima**, M. Yamada**, R. Matsumoto**, M. Takiguchi**, O. Ichinokura (Tohoku University, *Tohoku Electric Power Co., Inc., ***Fuji Electric Co., Inc.)

はじめに

先に筆者らは、直流制御巻線と交流主巻線を重ねて磁脚に 施した,重ね巻型3相一体可変インダクタを提案し,良好な 特性を有することを明らかにした¹⁾。本稿では、リラクタン スネットワーク解析 (RNA) に基づき, 重ね巻型3相一体可 変インダクタの鉄損の算定を行ったので報告する。

重ね巻型3相一体可変インダクタの鉄損算定

Fig.1に,重ね巻型3相一体可変インダクタの試作器の諸元 を示す。鉄心材料は0.35 mm厚の無方向性ケイ素鋼板である。

RNA モデルの導出に際しては、まず解析対象である磁心を、 Fig. 2(a)のように複数の要素に分割し、各分割要素を同図(b) に示すような3次元の単位磁気回路で表す。ここで、図中の 非線形磁気抵抗 Rmr, Rme は, 分割要素の寸法と材料の B-H 曲 線から求める。一方,鉄損を表すインダクタンス R'_r , R'_{θ} は, 分割要素の寸法と材料の鉄損曲線から求める。

鋼板上に流れる渦電流については、Fig.2のRNAモデルと Fig.3の電気回路モデルを連成することで考慮する。すなわち, Fig. 2(b)の積層方向への漏れ磁束&によって生じる起電力を, Fig.3の電気回路に与えることで渦電流を求め,求めた渦電流 によって生じる起磁力を, Fig. 2(b)に示す RNA モデルに返す。

Fig.4に、上述のRNAモデルを用いて求めた鉄損の算定値 と実測値を示す。この図を見ると、鉄損を精度良く算定でき ていることがわかる。

なお、本研究は JST 研究成果展開事業 A-STEP の支援を受 け行った。











Fig. 3 Eddy current circuit model.



Fig. 4 Iron loss characteristics of the concentric-winding type three-phase variable inductor.

参考文献

K. Nakamura, et al., "Development of 1) Concentric-Winding type Three-Phase Variable Inductor", IEEE Trans. Magn., (2015) (in press).

114 turns

 $0.164\,\Omega$

208 turns

0.604 **Ω**

Non-oriented

silicon steel

 $200 \ V$

50 Hz

4.0 kVA

DC 0 to 30 A

 N_1

カルボニル鉄/エポキシ複合材料バルクコアインダクタを用いた 1MHz スイッチング降圧 DC-DC コンバータの特性評価

上野敦也、 杉村佳奈子、 曽根原誠、 佐藤敏郎、 佐藤紘介* (信州大学、*長野県工業技術総合センター)

Evaluation of 1 MHz switching DC-DC converter using Carbonyl-iron/epoxy composite bulk core inductor

A.Ueno, K.Sugimura, M.Sonehara, T.Sato, K.Sato (Shinshu Univ., *Nagano Prefecture General Industrial Technology Center)

はじめに

小型化と高効率化を両立する SiC GaN パワーデバイス MHz 帯スイッチング DC-DC コンバータの開発の機 運が高まっている。それに付随して、コンバータ主回路のトランスやリアクトルに対しても 1MHz を越える 高い周波数で動作することが求められるが、現在、数百 kHz 帯 DC-DC コンバータ用インダクタに多用され ているダストコアや Mn-Zn フェライトコアの MHz 帯での応用可能性は今のところ不明であるのが実情であ る。一方、筆者らは、1.1µm 径の微細なカルボニル鉄粉とエポキシ樹脂からなる複合材料 (1)(以下、CIP/Epoxy と略す)を用いて高周波うず電流損の低減が期待される MHz 帯用バルクコアを試作した。

本稿では、CIP/Epoxy バルクコアを用いてパワーインダクタを作製し、Mn-Zn フェライトコアインダクタ と比較して Si-MOSFET を用いた 1MHz スイッチング DCDC コンバータに適用した結果について述べる。

実験方法

CIP/Epoxy複合材料は比透磁率が約7.5であり、ギャップレス磁心 でインダクタを試作した。また、比透磁率2300のMn-Znフェライ トコアを用いたインダクタではインダクタンスと直流重畳特性が 複合材料磁心インダクタのそれらとほぼ同一となるよう巻数及び ギャップ長を調整した。

Fig.1に1MHzスイッチング降圧DC-DCコンバータの回路構成を 示す。USBバスパワー電源への応用をモチーフとして、18V入力 -5V・2A出力を電源仕様に設定し、Si-NMOSFETを主スイッチに、 Si-SBDを還流ダイオードに用いた



Fig.1 Circuit diagram

実験結果

Fig.2に電力変換効率の出力電流特性を示す。5V・2A出力時の効率は、CIP/Epoxyバルクコアインダクタを用いた場合が87.1%、 Mn-Znフェライトコアインダクタを用いた場合は86.1%となり、出力電流を広く変化させた場合においてもCIP/Epoxyバルクコアインダクタを用いた方が効率が高いことが示された。また、5V・2A 出力時のインダクタ損失はMn-Znフェライトコアインダクタの場合が278 mW、CIP/Epoxyバルクコアインダクタの場合が243 mWであった。

参考文献

(1) Y. Sugawa et al., IEEE Trans. Magn., 49 (7), 4172 (2013)





高周波 LC 発振器の基本特性とゲート駆動回路への応用

石橋 尚之, 魏 秀欽, 甲木 昭彦, 広川 正彦* (長崎大, *TDK)

Fundamental characteristics of high-frequency LC oscillator and its application to gate driver

N. Ishibashi, X. Wei, A. Katsuki, M. Hirokawa*

(Nagasaki University, *TDK Corporation)

<u>はじめに</u>

集積回路技術の進歩による電子機器の小型化に伴って、電 源装置にも小型化が強く求められている。スイッチング周波 数の高周波化を行う場合、高効率が得られる共振型コンバー タが賞用される。その出力電圧は基本的にスイッチング周波 数で制御されることから、自励型のLC発振回路によるゲー ト駆動回路が提案されている¹⁾。本稿では、最も基本的な発 振周波数特性などについて検討したので報告する。

<u>LC 発振回路の発振周波数</u>

実験回路を Fig. 1 に示す。MOSFET による自励型 LC 発振 回路である。RC スナバ回路を構成するキャパシタンス C_1 を パラメータに取って、抵抗 R_1 と発振周波数 f_{osc} の関係を測定 した結果が、Fig. 2 である。

文献1)では発振周波数が式(1)で表されるとしている。

$$f_{\rm osc} = 1/2\pi \sqrt{L(C_1 + C_{\rm iss} + C_3)}$$
(1)

ここで、 C_{iss} は MOSFET の入力容量である。Fig. 2 を見ると R_1 によって f_{osc} が影響を受けていることが分かるが、式(1)で は説明できない。

そこで、スナバ回路を RC 並列回路に等価変換して R_1 の影響を C_1 に反映させた結果が Fig. 3 である。実験結果と傾向は 似ているが数値は大きく異なっている。式(1)から得られる数値は、Fig. 3 のグラフを左に延長した場合の漸近値である。

次に、逆伝達容量 C_{rss} によるミラー効果の影響を考慮して C_{iss} を補正し、さらにインダクタに用いた直流電源用チョーク コイルについて大振幅動作の影響を考慮して Lを補正した場 合の f_{osc} を、Fig. 4 に示す。Fig. 2 と大体一致していることが 分かる。

外部負荷との結合回路

発振出力を外部スイッチ素子のゲート・ソース間に印加す るために、片側のスナバ回路を結合回路に交換した場合の特 性についても検討した。結合回路の定数を適当に選ぶと、発 振回路をほぼ対称動作させることができる。

<u>参考文献</u>

 P. Shamsi, et al., *IEEE Trans. Power Electron.*, Vol. 27, No. 8, pp. 3725-3733 (2012)



Fig. 1. High frequency LC oscillator for gate driver.



Fig.2. Measured data on oscillation frequency.



Fig.3. Analyzed oscillation frequency in consideration of RC snubbers.



Fig.4. Analyzed oscillation frequency in consideration of RC snubbers, reverse-transfer capacitance in MOSFET, and large swing operation in inductors.